Cadence® Allegro® PCB PI option/ PDN Analysis用電子部品モデル

ver. 2015.07

TDK Corporation
Passive Application Center

July 30, 2015

ご注意

＜データの適用範囲＞

本ライブラリに記載のデータは，温度25℃，直流バイアスなし，小振幅動作のときの代表値です．
従って，この条件から大きく異なる場合は適切な結果が得られないことがあります．

＜TDKシミュレーションモデル使用条件＞

(1) シミュレーションモデルの記載内容について
本シミュレーションモデルの記載内容は参考値です。製品の詳細な特性につきましては納入仕様書をご参照ください。

(2) 免責について
本シミュレーションモデルの情報に起因する損害等について、TDK株式会社およびその子会社は一切その責を負いません。

(3) 著作権、無断転載禁止について
本シミュレーションモデルの著作権はすべてTDK株式会社にあります。本シミュレーションモデルを許可無く再配布および転載することを禁じます。

(4) 改良予告について
本シミュレーションモデルの記載内容は，改良等のため予告なく変更することがあります。

(5) 不保証
TDKおよびその子会社は、TDKシミュレーションモデルに関し、明示・黙示を問わず、正確性、商品性、特定目的への適合性を含む一切を将来にわたり保証いたしません。

(6) 使用条件への同意について
本シミュレーションモデルを使用された場合には，当該使用条件に同意したものと見なします。

※CadenceおよびAllegroは，Cadence Design Systems, Inc.の登録商標です．

Copyright© 2015 TDK Corporation. All rights reserved.

ライブラリ使用方法

＜Cadence Allegro PCB PDN Analysisにおける使用方法＞

本ライブラリをCadence Allegro PCB PDN Analysisで使用する方法について，次頁以降に示します．

＜Cadence Allegro PCB PI optionにおける使用方法＞

本ライブラリをCadence Allegro PCB PI optionで使用する方法については， Cadence Allegro PCB PDN Analysisの取扱説明書をご覧になるか，または以下までお問合せ下さい

・日本ケイデンス・デザイン・システムズ社：http://www.cadence.co.jp/contact/

Copyright© 2015 TDK Corporation. All rights reserved.

インストール方法

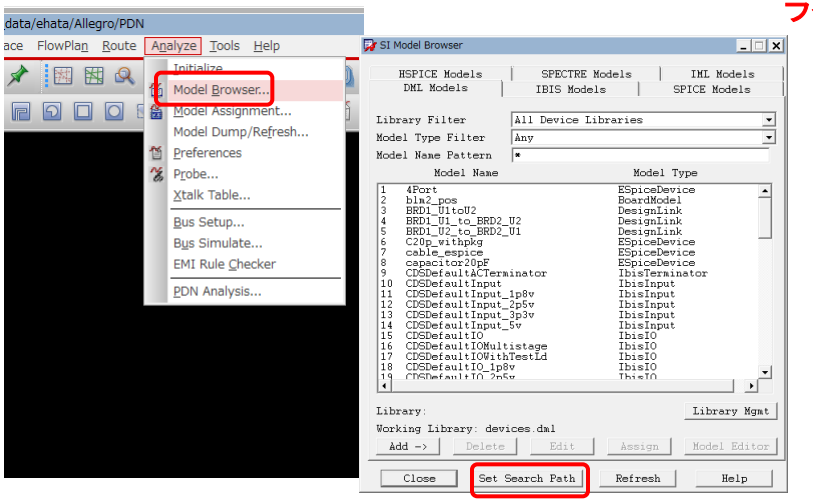
＜Zipファイルの解凍＞

① zip形式のインストールファイル（例：tdk_library_for_allegropi_v201507.zip）を解凍し，任意のディレクトリに保存します．

＜ライブラリフォルダの登録＞

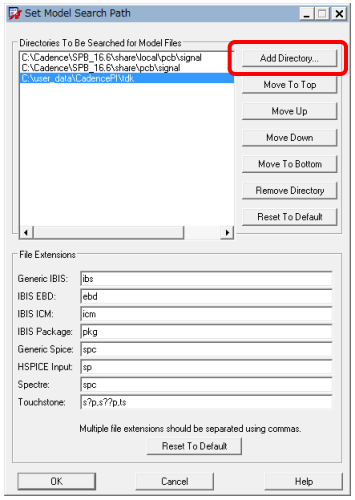
① Allegro PCB SIのAnalyzeメニューよりModel Browser...を選択し，SI Model Browserウィンドウを開きます．
② Set Search Pathボタンをクリックすると，Set Model Search Pathウィンドウが開きます．
③ Add Directory....ボタンをクリックして，解凍したライブラリのフォルダパスを登録します．
④ 登録が完了すると，SI Model Browserウィンドウに使用可能なモデル名が表示されます．

①Analyze>Model Browser...

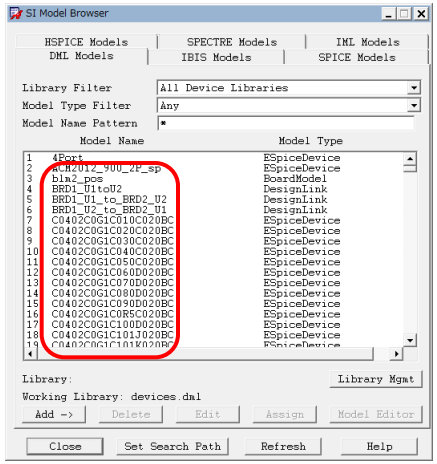


②Set Search Pathボタン

③Add Directory....ボタンをクリックして
ライブラリフォルダを登録



④使用可能なモデル名が表示される



Copyright© 2015 TDK Corporation. All rights reserved.

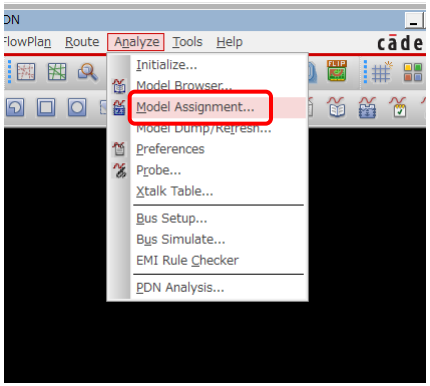
ライブラリの使用方法

＜モデルの配置＞

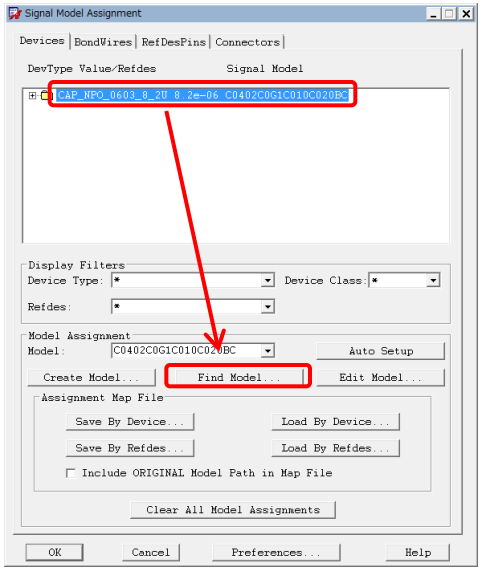
① 基板データを開きます．Analyzeメニューより Model Assignment....を選択すると Signal Model Assignmentウィンドウが開きます．モデルを割り付ける部品を選択した状態で，Find Model...ボタンをクリックします．

② SI Model Browserウィンドウにて，Model Type Filterでは”EspiceDevice”を選択します．Model Name Patternの欄を消去した後，Tabキーを押すと選択可能なモデルがリストに表示されます．使用するモデルをクリックしてAssignボタンをクリックすると，選択した部品にモデルが割り当てられます．

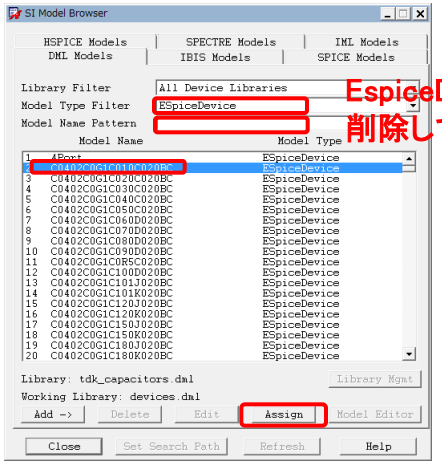
①Analyze>Model Assignment...



②部品を選択してFind Model...



③モデルを選択



EspiceDecice
削除してTabキー

Copyright© 2015 TDK Corporation. All rights reserved.

等価回路モデルと実測の比較

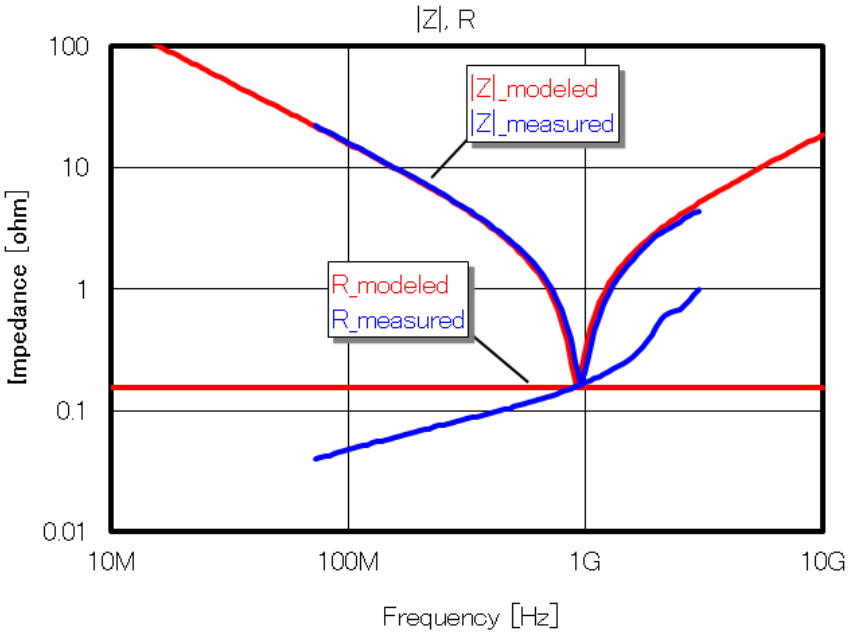
＜等価回路モデルと実測値との比較＞

以下に，等価回路モデルと実測値の比較結果を記します．以下に示される通り，等価回路モデルは実測値をよく反映しておりますので，実際に即したシミュレーション結果を得ることができます．

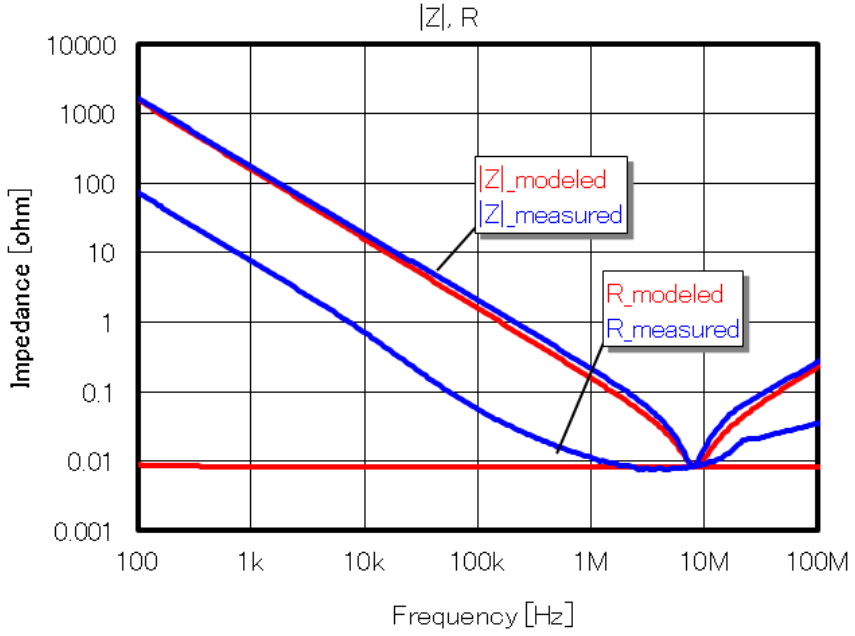
Copyright© 2015 TDK Corporation. All rights reserved.

等価回路モデルと実測の比較 (1)

コンデンサ “C0603CH1H101J030BA”



コンデンサ “C1005X5R1A105K050BB”



Copyright© 2015 TDK Corporation. All rights reserved.

TDK